

**PROJETO INTEGRADOR 1 (PI 1)**

<b>EQUIPE</b>		

<b>Prof:</b>		
<b>Data:</b>		
<b>Requisito 1: <u>Estrutura amplificadora funcionando e resultados de simulação</u></b>		
<b>P</b> (proficiente)	<b>S</b> (suficiente)	<b>I</b> (insuficiente)

<b>Prof:</b>		
<b>Data:</b>		
<b>Requisito 2: <u>Interruptor liga/desliga e do circuito de proteção dos alto-falantes incorporados a estrutura amplificadora e resultados de simulação</u></b>		
<b>P</b> (proficiente)	<b>S</b> (suficiente)	<b>I</b> (insuficiente)

<b>Prof:</b>		
<b>Data:</b>		
<b>Requisito 3: <u>Circuito de controle digital de volume, funcionando e com resultados de simulação</u></b>		
<b>P</b> (proficiente)	<b>S</b> (suficiente)	<b>I</b> (insuficiente)

**INSTITUTO FEDERAL DE EDUCAÇÃO, CIÊNCIA E TECNOLOGIA DE SANTA CATARINA**  
**DEPARTAMENTO ACADÊMICO DE ELETRÔNICA**  
Curso Superior de Sistemas Eletrônicos

<b>Prof:</b>		
<b>Data:</b>		
<b>Requisito 4: <u>Circuito de equalização, funcionando e com resultados de simulação</u></b>		
<b>P</b> (proficiente)	<b>S</b> (suficiente)	<b>I</b> (insuficiente)

<b>Prof:</b>		
<b>Data:</b>		
<b>Requisito 5: <u>Defesa do projeto integrador</u></b>		
<b>P</b> (proficiente)	<b>S</b> (suficiente)	<b>I</b> (insuficiente)

<b>Observações gerais:</b>