

CENTRO FEDERAL DE EDUCAÇÃO TECNOLÓGICA DE SANTA CATARINA
DEPARTAMENTO ACADÊMICO DE ELETRÔNICA
Retificadores (ENG - 20301)

AULA LAB 08
CIRCUITOS RETIFICADORES COM FILTROS CAPACITIVOS E
REGULADORES DE TENSÃO

Equipe

Data: ___/___/_____

Nome: _____

Nome: _____

Nome: _____

1 REGULADOR DE TENSÃO LINEAR OPERANDO COM TENSÃO DE ENTRADA VARIÁVEL

Tabela 1 – Fonte linear com regulador 7805.

Tensão da fonte (V_f) [V ou mV]	Tensão de saída (V_o) [V ou mV]
0,00	
1,00	
2,00	
3,00	
4,00	
5,00	
5,50	
6,00	
6,50	
7,00	
7,50	
8,00	
8,50	
9,00	
9,50	
10,0	

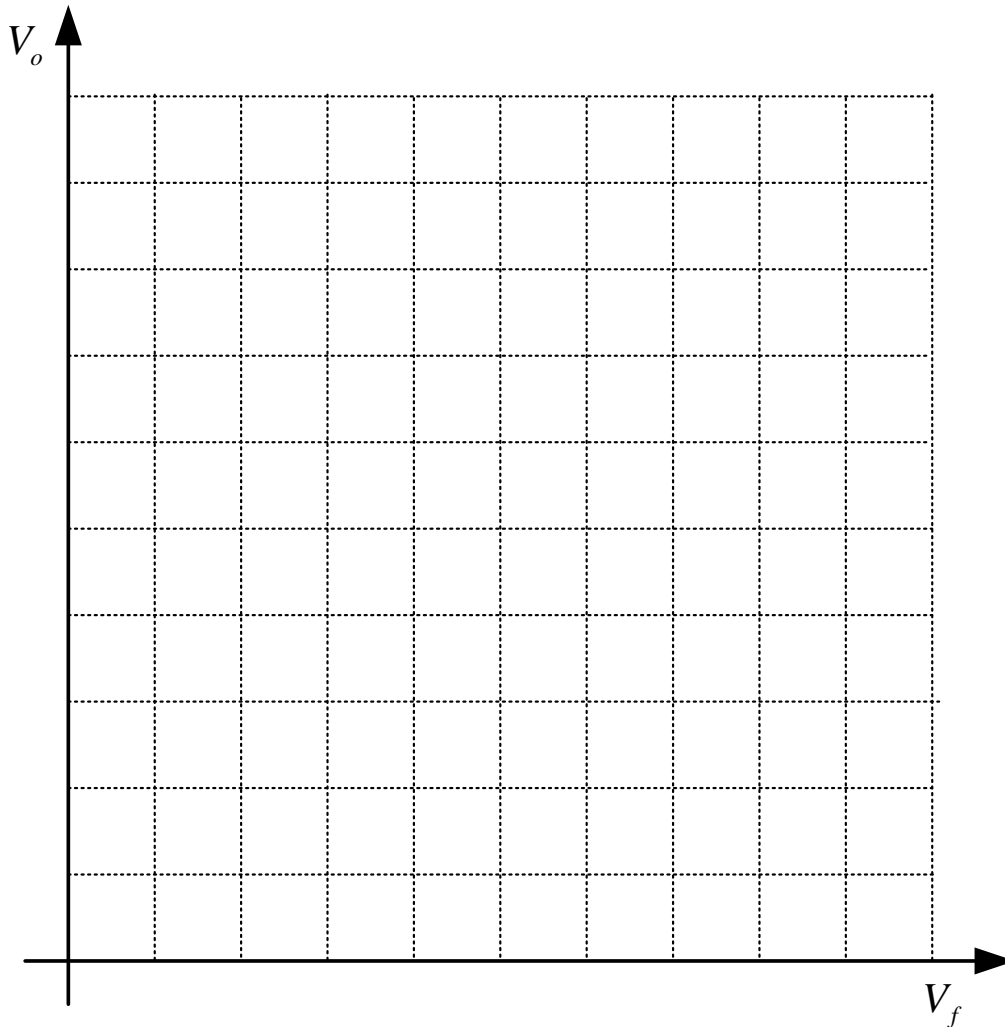


Figura 1 – Gráfico da tensão de saída (V_o) em função da tensão de entrada (V_f).

2 FONTE SIMÉTRICA COM REGULADORES LINEARES

Tabela 2 – Fonte linear com múltiplas saídas.

Ponto no circuito (em relação ao terra)	Tensão medida [V ou mV]
Capacitor C_1	
Capacitor C_2	
Saída de +5 V	
Saída de -5 V	