Centro Federal de Educação Tecnológica de Santa Catarina
Departamento Acadêmico de Eletrônica
Conversores Estáticos

# Apresentação da Disciplina

Prof. Clóvis Antônio Petry.

Florianópolis, fevereiro de 2008.

### Conversores Est. no Curso de Sistemas Eletrônicos

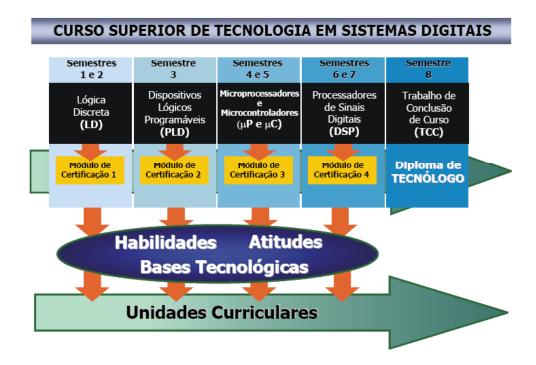


PROJETO PEDAGÓGICO

DO

CURSO SUPERIOR DE TECNOLOGIA EM SISTEMAS DIGITAIS

CENTRO FEDERAL DE EDUCAÇÃO TECNOLÓGICA DE SANTA CATARINA Florianópolis – SC



Foco do curso

www.cefetsc.edu.br/~eletronica

## Conversores Est. no Curso de <u>Sistemas Eletrônicos</u>

#### **Retificadores**

**Conversores Estáticos** 

MCP-20304   Sistemas Microprocessados   160   LOS-20302 / MCP-20303 / OSC-2030   STC-20304   Sistemas de Controle   80   MEQ-20302   ELP-20304   Actonamentos Eletrônicos   80   ANC-20302   TEC-20304   Actonamentos Eletrônicos   80   ANC-20302   TEC-20304   Actonamentos Eletrônicos   40   ANC-20302   ANC-20302   ANC-20303   ANC										
### ANC 20101   Bet Endorses   120	1	Cédigo	Unidades de Estudos	C.H	Pré-requisito					
### AMC_20301   Retifications   120		1 <sup>th</sup> Force								
Big		LOG-20301	Lógica Combinacional	80						
NEC-20101   Hebodes Quantifications   1				80						
MEP-20301   Metodologia de Estudos e Pesquisse		ENG - 20301.	Retificaciones	120						
LOG-20302   Lógico Septencial   89		MEQ-20301	Hebotos Quantificavers I	80	-					
LOG-20302 Lógica Següencial   80	9	MEP-20301	Metodologia de Estudos e Pesquisas	40						
ANC-20302   Antitise de Circuitos II	目									
### ELA-20302 Estruturus Amptificadorus   120	8	LOG-20302	Lógica Sequencial	80	LOG-20301					
MEQ-20302   Hébodes Cuartificiées II   B0   MEQ-20301		ANC-20302	Análise de Circuitos II	80	ANC-20301					
COM-26302   Apresentação e Distigação nas Organizações   40		ELA-20302	Estruturas Amplificadoras	120	ANC-20301					
PEN-20302   Projeto Infogrador 3   Todas as U.E do Mód. 1		MEO-20302	Métodos Quantificáveis II	80	MEO-20301					
PLB-20303   Dispositivos Lógicos Programáveis   120		COM-20302	Apresentação e Divulgação nas Organizações	40	-					
DGT-20303   Consensores AID e DNA   80		P1N-20302	Projeto Integnador I		Todas as U.E do Mód. I					
DGT-20303   Consensores AID e DNA   80			3 <sup>th</sup> Fase							
OSC-20303   Fitres Atives e Osciladores   120	2	PLD-20303	Dispositivos Lógicos Programáveis	120	LOG-20302					
MCP-20303	읔	DGT-20303	Conversores A/D e D/A	80	LOG-20302					
PSN-20303   Projeto Integrador II	埬	OSC-20303	Fittros Ativos e Osciladores	120	ANC-20302					
MCP-20304   Salarnas Microprocessados   160   LOG-20302 / MCP-20303 / OSC-20300   STC-20304   Salarnas de Controle   80   MEQ-20302   ELP-20304   Actonamentos Eletrônicos   80   ANC-20302   TEC-20304   Tecnologia de Transdutores   40   ANC-20302   ARQ-20304   Arquitatura de Microcomputadores   40   MCP-20303   ARQ-20304   Arquitatura de Microcomputadores   40   MCP-20303   ARQ-20305   Salarnas Microcontrolados   160   MCP-20304   ARQ-20304   ARQ-20305   Salarnas Microcontrolados   160   MCP-20304   ARQ-20304   ARQ-20305   ARQ-	3	MCP-20303	Linguagem de Programação	80						
STC-20304   Satemas de Controle   80   MEQ-20302		P1N-20303	Projeto Integnador II		Todas as U.E do M5d, II / PIN-20302					
STC-20304   Satemas de Controle   80   MEQ-20302		4º France								
ELP-20304   Advantmentos Eletrónicos   80		MCP-20304	Sistemas Microprocessados	160	LOG-20302 / HCP-20303 / OSC-20308					
TEC-20304   Tecnologia de Transdutores		STC-20304	Sistemas de Controle	80	MEQ-20302					
ARQ-20304   Aquitatura de Microcomputadores   40		ELP-20304	Acionamentos Eletrônicos	80	ANC-20302					
MCP-20305   Salarmas Microcontrolades   160		TEC-20304	Tecnologia de Transdutores	40	ANC-20302					
STC-2030S   Controle Digital   B0	ĕ	ARQ-20304	Arquitetura de Microcomputadores	40	MCP-20303					
STC-2030S   Controle Digital   B0	目	5º Fast								
RDT-20305   Radiotreminisão   40   MEQ-20302 / ELA-20302     P3E-20305   Projeto   80   -   Todas as UE do NGC III / PIN-20302     P1N-20305   Projeto Integrador III   -   Todas as UE do NGC III / PIN-20302     CLIVRE P / OPTATIVAS>   40   -       DSP-20307   Processadores de Sinuis Digitais aplicados a Áudio e Video   160   DGT-20305     DGT-20307   Projeto Integrador IV   -   Todas as UE do Mod. IV / PIN-20305     P1N-20307   Projeto Integrador IV   -   Todas as UE do Mod. IV / PIN-20305       P1N-20307   Projeto Integrador IV   -   Todas as UE do Mod. IV / PIN-20305       P1N-20307   Projeto Integrador IV   -   Todas as UE do Mod. IV / PIN-20305       P1N-20307   Projeto Integrador IV   -     Todas as UE do Mod. IV / PIN-20305       P1N-20307   Projeto Integrador IV   -	훈	MCP-20305	Sistemas Microcontrolados	160	HCP-20304					
PIE-20305   Projeto   Projeto   Projeto Integrador III   - Todas as U.E do Mid. III / PIN-20303		STC-20305	Controle Digital	80	STC-20304 / LOG-20302					
PIN-20305   Projeto Integrador III   Todas as U.E do Méd. III / PIN-20302		RDT-20305	Radiotransmissão	40	MEQ-20802 / ELA-20302					
CLIVRE P   OPTATIVAS>   40		P3E-20305	Projetos	80						
DSP-20306   Processadores de Sina's Digitals aplicados a Controle   160   DCT-20104/9 / MCP-20305 / EUP-20305		P1N-20305	Projeto Integrador III		Todas as U.E do Méd. III / PIN-20303					
DSP-20306   Processions de Sina's Dig las epicades is Controlls   150   DGF-20306   J MCP-20005 / ELP-20305			<livre optativas="" p=""></livre>	40						
ELP-20006   Conveniores Estifices   120   ENG-2001 / ANC-20302			S <sup>®</sup> Fine							
CLIVRE P / OPTATIVAS>		DSP-20305	Processado es de Sans Etglish aplicados a Controle	165	Detroporter of Americans (1908) con-					
CLIVRE P / OPTATIVAS>										
DSP-20307   Processadores de Sirais Digitals aplicades a Áudio e Video   160   DGT-20305		EE.P-200066	Conversores Estáticos	120	ENG-20901 / ANC-20302					
DGT-20307 Comunicação de Dados   80 ARQ-20304   TEC-20307 Tecnologias Emergentes   40 .   PSN-20307 Projeto Integrador IV   Todas as U.E do Mód. IV / PSN-20305			<livre optativas="" p=""></livre>	40						
DGT-20307   Comunicação de Dados   B0   ARQ-20304     TEC-20307   Tecnologias Emergentes   40   .     P1N-20307   Projeto Integrador IV   Todas as U.E do Mód. IV / P3N-20305	目	7-Free								
TEC-20307   Tecnologian Emergentes	ğ	DSP-20307	Processadores de Sinais Digitais aplicados a Áudio e Video	160	DGT-20306					
PSN-20307 Projeto Integrador IV - Todas as U.E do Mód. IV / PSN-20305		DGT-20307	Comunicação de Dados	80	ARQ-20304					
		TEC-20307	Tecnologias Emergentes	40						
<livre optativas="" p=""> 120 -</livre>		PIN-20307	Projeto Integrador IV		Todas as U.E do Mód. IV / PIN-20305					
Q #Franc		L	<livre optativas="" p=""></livre>	120	-					
	8		8 <sup>th</sup> Fasic							
TCC-20308 Trabelho de Conclusão de Curso 400 PIN-20307	ř	TCC-20308	Trabalho de Conclusão de Curso	400	PIN-20307					

#### Plano de Ensino - Objetivos

#### PLANO DE ENSINO

Curso: CURSO SUPERIOR DE TECNOLOGIA EM SISTEMAS DIGITAIS

Unidade de Ensino: CONVERSORES ESTÁTICOS Código: ELP-20306 Carga Horária: 120 horas

#### CONTEXTUALIZAÇÃO

A Unidade Curricular de Conversores Estáticos tem como tema central o condicionamento da energia elétrica para alimentação de equipamentos eletroeletrônicos. Devido à crescente exigência de compactação e de eficiência energética, o uso de fontes chaveadas e conversores estáticos de energia tem se tornado corrente no acionamento e controle de equipamentos eletro-eletrônicos. A Unidade Curricular de Conversores Estáticos reúne os conceitos necessários para que o aluno possa compreender o funcionamento, projetar e aplicar as estruturas clássicas e as tecnologias de conversão estática de energia e de fontes de alimentação chaveadas, considerando aspectos de eficiência, qualidade energética e de viabilidade econômica.

#### COMPETÊNCIA

 A. Conhecer os princípios de funcionamento, técnicas de projeto e aplicações das estruturas de conversores estáticos de energia e de fontes de alimentação chaveadas, considerando aspectos de eficiência, qualidade energética e de viabilidade econômica.

CONHECIMENTOS	HABILIDADE <b>S</b>	ATITUDES
<ul> <li>A1. Conhecer os tipos de características dos principais Semicondutores de Potência;</li> <li>A2. Compreender, projetar e aplicar as estruturas e tecnologias de Conversores CA-CC: Retificadores Monofásicos e Trifásicos;</li> <li>A3. Compreender, projetar e aplicar as estruturas e tecnologias de Conversores CA-CA: Variadores CA Monofásicos e Trifásicos;</li> <li>A4. Conhecer e compreender as estruturas de Conversores CC-CA: Inversores Básicos;</li> <li>A5. Compreender, projetar e aplicar as estruturas e tecnologias de Conversores CC-CC: Não Isolados e Isolados;</li> <li>A6. Conhecer, compreender e aplicar Técnicas de Controle e Proteção de conversores estáticos;</li> <li>A7. Compreender, projetar e aplicar Fontes de Alimentação Chaveadas básicas.</li> <li>A8. Dimensionar e aplicar elementos magnéticos em conversores estáticos;</li> <li>A9. Conhecer e avaliar aspectos básicos de compatibilidade eletromagnética associados aos conversores estáticos e fontes chaveadas.</li> <li>A10. Avaliar aspectos básicos de eficiência, qualidade energética e viabilidade econômica de conversores estáticos e fontes chaveadas.</li> </ul>	<ul> <li>A1. Analisar e resolver problemas de conversão estática de energia;</li> <li>A2. Analisar o comportamento, dimensionar e aplicar os componentes de estruturas conversoras de energia;</li> <li>A3. Aplicar as ferramentas matemáticas na análise de estruturas conversoras de energia;</li> <li>A4. Aplicar ferramentas de simulação eletrônica na análise e projeto de conversores de energia e fontes de alimentação chaveadas;</li> <li>A5. Projetar, implementar, testar e analisar as estruturas conversoras clássicas.</li> <li>A6. Projetar e implementar uma fonte de alimentação chaveada básica;</li> </ul>	Ter criatividade e iniciativa;     Interagir em trabalhos de grupo;     Manifestar interesse e responsabilidade;     Apresentar organização no trabalho.





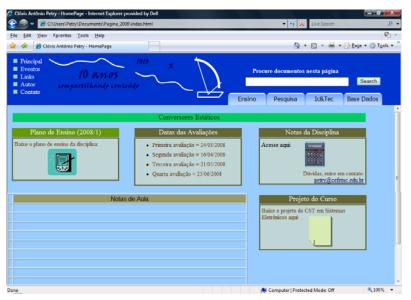






www.cefetsc.edu.br/~petry

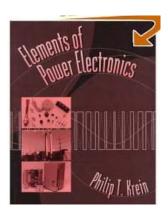
### Plano de Ensino - Bibliografia

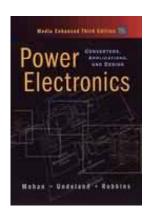


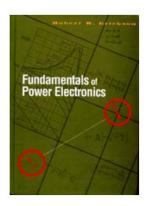


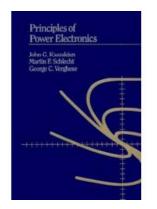


www.cefetsc.edu.br/~petry











#### Plano de Ensino - Avaliação

#### Instrumentos de avaliação:

- 1. Trabalhos solicitados;
- 2. Listas de exercícios;
- 3. Relatórios de simulações e laboratórios;
- 4. Avaliações escritas;
- 5. Participação em aula, assiduidade, interesse, etc.

A média final da disciplina será calculada por:

$$MF = MP \cdot 0, 6 + MR \cdot 0, 4$$

Onde:

MR: média dos relatórios;

MP: média das provas, todas com o mesmo peso.

#### Plano de Ensino – Considerações Gerais

- 1. Equipes para os trabalhos no projeto;
- 2. Entrega de materiais;
- 3. Utilização de recursos diversos;
- 4. Roteiros, listas de exercícios, apostilas, etc...
- 5. Outras considerações.



## Plano de Ensino – Cronograma de atividades

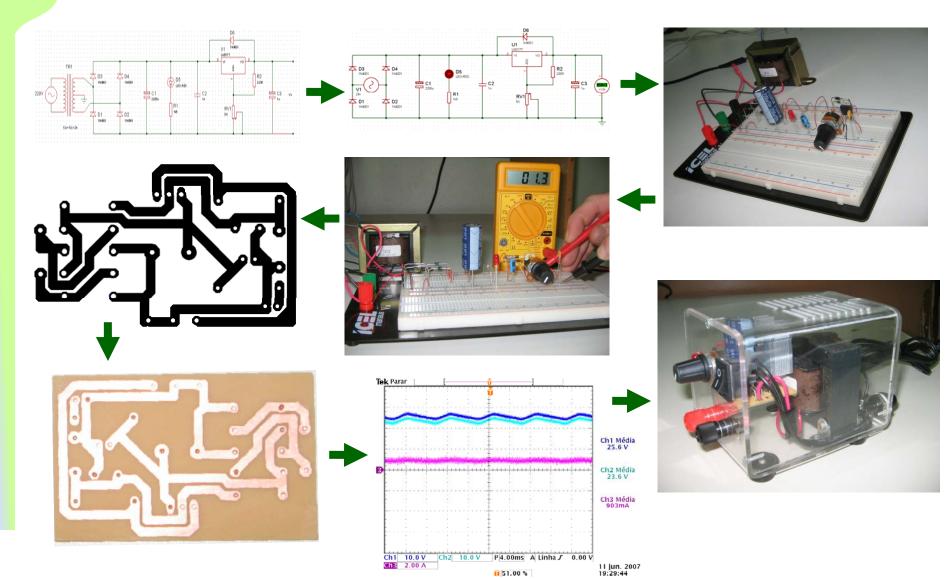
Cronograma de atividades 2008/1 – Conversores Estáticos							
Mês	Dia	Dia semana	Local	Capítulo	Assunto		
	13/02	Quarta	ELP	Apresentação da disciplina			
		Segunda	ELP	Conversão de energia e eletrônica	Princípios e aplicações da conversão de energia e		
	18/02			de potência	eletrônica de potência e suas aplicações		
Fevereiro				Conversores CA-CC	Características gerais e aplicações		
	20/02	Quarta	ELP	Conversores CA-CC	Semicondutores aplicados a conversores CA-CC		
	25/02	Segunda	ELP	Conversores CA-CC	Retificadores monofásicos não-controlados		
	27/02	Quarta	ELP	Conversores CA-CC	Retificadores monofásicos não-controlados		
	03/03	Segunda	ELP	Conversores CA-CC	Retificadores monofásicos controlados		
	05/03	Quarta	ELP	Conversores CA-CC	Retificadores monofásicos controlados		
	10/03	Segunda	ELP	Conversores CA-CC	Laboratório de retificadores monofásicos não-controlados		
	12/03	Quarta	ELP	Conversores CA-CC	Retificadores trifásicos não-controlados		
Marca	17/03	Segunda	ELP	Conversores CA-CC	Retificadores trifásicos não-controlados e não-controlados		
Março	19/03	Quarta	ELP	Conversores CA-CC	Simulação de retificadores trifásicos		
	24/03	Segunda	ELP	Conversores CA-CC	Avaliação de conversores CA-CC		
	26/03	Quarta	ELP	Conversores CA-CA	Características gerais e aplicações		
	21/02	Segunda	ELP	Conversores CA-CA	Semicondutores aplicados a conversores CA-CA		
	31/03			Conversores CA-CA	Gradadores		
	02/04	Quarta	ELP	Conversores CA-CA	Gradadores		
	07/04	Segunda	ELP	Conversores CA-CA	Variadores CA monofásicos e trifásicos comutados pela rede		
	09/04	Quarta	ELP	Conversores CA-CA	Simulação de conversores CA-CA		
	14/04	Segunda	ELP	Conversores CA-CA	Laboratório de conversores CA-CA		
Abril	16/04	Quarta	ELP	Conversores CC-CA	Avaliação de conversores CA-CA		
	21/04	Segunda	ELP	Feriado de Tiradentes			
	23/04	Quarta	ELP	Conversores CC-CC	Características gerais e aplicações		
	28/04	Segunda	ELP	Conversores CC-CC	Semicondutores aplicados a conversores CC-CC		
				Conversores CC-CC	Conversores CC-CC não-isolados		
	30/04	Quarta	ELP	Conversores CC-CC	Conversores CC-CC não-isolados		
	05/05	Segunda	ELP	Conversores CC-CC	Laboratório de conversores CC-CC não-isolados		
Maio	07/05	Quarta	ELP	Conversores CC-CC	Conversores CC-CC isolados		
	12/05	Segunda	ELP	Conversores CC-CC	Conversores CC-CC isolados		

## Plano de Ensino – Quadro de horários

#### QUADRO DE HORÁRIOS (2008/1) Prof. Clóvis Antônio Petry

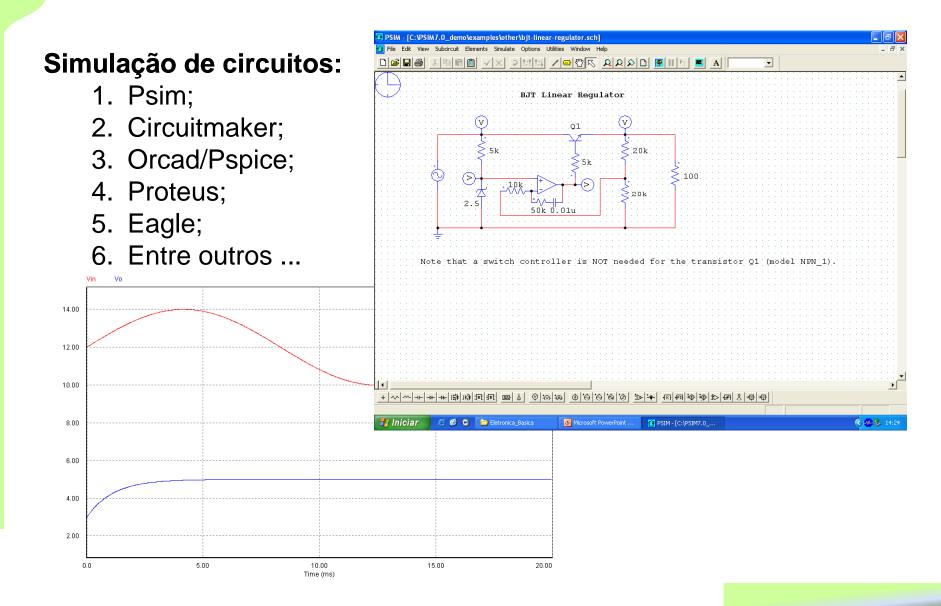
HORÁRIO	SEGUNDA	TERÇA	QUARTA	QUINTA	SEXTA
07:30 - 08:25	Conversores Estáticos		Conversores Estáticos		
08:25 - 09:20	20306		20306		
09:40 - 10:35	Conversores Estáticos				
10:35 - 11:30	20306				
13:30 - 14:25		Retificadores		Retificadores	Desenho Técnico
14:25 - 15:20		203011		203011/203012	10cnico 60403
15:40 - 16:35		Retificadores		DAELN	Retificadores
16:35 - 17:30		203012		DAELN	203011/203012
18:30 - 19:25					
19:25 - 20:20					
20:40 - 21:35					
21:35 - 22:30					

## A importância de montagens em eletrônica



Imagens obtidas do relatório Eletrônica Básica de Claudio R. Schmitz de 2007/1.

### A importância de simuladores



### A importância de softwares de matemática

Usando formato retangular:

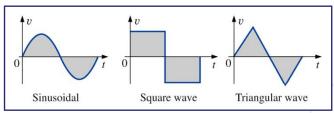
$$j := \sqrt{-1}$$

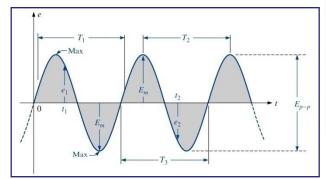
$$V(j) := 120$$

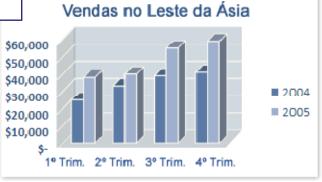
$$Z_{\mathbb{R}}(\mathfrak{j}):=1$$

$$Z_{\mathbb{C}}(j) := -j \cdot 2$$

$$Z_{T_i}(j) := j \cdot 3$$







a) Determinar a impedância total:

$$Z_1(j) := Z_R(j)$$
  $Z_1(j) = 1$ 

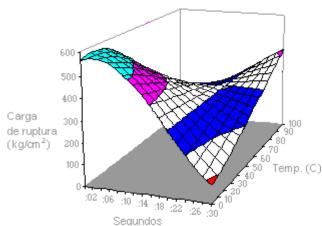
$$Z_1(j) = 1$$

$$Z_2(j) := \frac{Z_{\mathbb{C}}(j) \cdot Z_{\mathbb{L}}(j)}{Z_{\mathbb{C}}(j) + Z_{\mathbb{L}}(j)} \qquad \qquad Z_2(j) = -6i$$

$$Z_2(j) = -6i$$

$$Z_{T}(j) := Z_{1}(j) + Z_{2}(j)$$
  $Z_{T}(j) = 1 - 6i$ 

$$Z_{\mathbf{T}}(j) = 1 - 6i$$



## Laboratório de eletrônica









#### Próxima aula

#### Conversão de Energia e Eletrônica de Potência:

- 1. Princípios e aplicações da conversão de energia;
- 2. Eletrônica de Potência e suas aplicações.



