

CENTRO FEDERAL DE EDUCAÇÃO TECNOLÓGICA DE SANTA CATARINA
GERÊNCIA EDUCACIONAL DE ELETRÔNICA
Fundamentos de Eletricidade

AULA 04
SINAIS SENOIDAIS: TENSÃO E CORRENTE ALTERNADAS
SIMULAÇÃO DE CIRCUITOS USANDO PSIM

Equipe

Data: ___/___/_____

Nome: _____

Nome: _____

1 RESULTADOS OBTIDOS

Tabela 1

Circuito	Fonte		Saída					
			Sem Capacitor			Com Capacitor		
	V_p	V_{ef}	V_{op}	V_{omed}	V_{opp}	V_{op}	V_{omed}	V_{opp}
a								
b								
c								

2 QUESTÕES

- Comente a respeito das diferenças no valor médio de saída para os circuitos simulados.
- A ondulação em de baixa frequência (60/120 Hz) na saída foi a mesma para os diversos retificadores simulados?
- Considerando volume de componentes e custo, dentre os retificadores de onda completa, qual circuito é vantajoso para implementação de fontes lineares?